



(43) 国際公開日
2005 年 3 月 10 日 (10.03.2005)

PCT

(10) 国際公開番号
WO 2005/022928 A1

- (51) 国際特許分類⁷: **H04N 9/78**
- (21) 国際出願番号: **PCT/JP2004/012178**
- (22) 国際出願日: **2004 年 8 月 25 日 (25.08.2004)**
- (25) 国際出願の言語: **日本語**
- (26) 国際公開の言語: **日本語**
- (30) 優先権データ:
特願2003-305998 2003 年 8 月 29 日 (29.08.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): **三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 Tokyo (JP).**

(ASAMURA, Masako) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP). 鈴木 禎人 (SUZUKI, Yoshito) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP). 賀井 俊博 (GAI, Toshihiro) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP). 南 浩次 (MINAMI, Koji) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP). 山川 正樹 (YAMAKAWA, Masaki) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内 Tokyo (JP).

- (74) 代理人: 前田実, 外(MAEDA, Minoru et al.); 〒1510053 東京都渋谷区代々木2丁目16番2号 甲田ビル4階 前田特許事務所 Tokyo (JP).

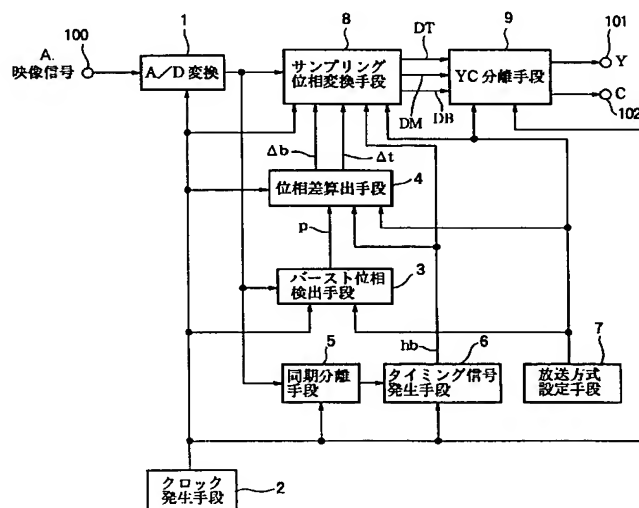
- (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 浅村 まさ子

- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

〔統葉有〕

- (54) Title:** VIDEO SIGNAL PROCESSING CIRCUIT, VIDEO SIGNAL DISPLAY APPARATUS, AND VIDEO SIGNAL RECORDING APPARATUS

- (54) 発明の名称: 映像信号処理回路、映像信号表示装置、及び映像信号記録装置



- | | |
|--|---|
| A...VIDEO SIGNAL | 3...BURST PHASE DETECTING MEANS |
| 1...A/D CONVERSION | 5...SYNC SEPARATING MEANS |
| 8...SAMPLING PHASE CONVERTING MEANS | 6...TIMING SIGNAL GENERATING MEANS |
| 9...Y/C SEPARATING MEANS | 7...BROADCAST SYSTEM ESTABLISHING MEANS |
| 4...PHASE DIFFERENCE CALCULATING MEANS | 2...CLOCK GENERATING MEANS |

- (57) Abstract:** A video signal processing circuit that uses a predetermined clock to process a composite color video signal that has been converted as a digital signal. Clock generating means (2) generates the predetermined clock. Burst phase detecting means (3) detects phase information (p) of a color subcarrier in each line of the composite color video signal. Phase difference calculating means (4) determines a phase difference between the phase information (p) from the burst phase detecting means (3) and a predetermined reference phase. Sampling phase converting means (8) corrects, based on the phase correction

〔統葉有〕



BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

amount ($\Delta b, \Delta t$) from the phase difference calculating means (4), the phase of the sampling of the composite color video signal. Y/C separating means (9) separates the luminance and chrominance signals of the composite color video signal from the sampling phase converting means (8). Excellent two- or three-dimensional Y/C separation can be performed regardless of broadcast systems and non-standard signals.

(57) 要約: デジタル信号に変換された複合カラー映像信号を所定のクロックにより処理する映像信号処理回路であって、クロック発生手段(2)が、所定のクロックを発生し、バースト位相検出手段(3)が、複合カラー映像信号のそれぞれのラインにおいての色副搬送波の位相情報(p)を検出し、位相差算出手段(4)が、バースト位相検出手段(3)からの位相情報(p)と所定の基準位相との位相差を求め、サンプリング位相変換手段(8)が位相差算出手段(4)からの位相補正量($\Delta b, \Delta t$)に基づき、複合カラー映像信号のサンプリングの位相を補正し、Y/C分離手段(9)が、サンプリング位相変換手段(8)から出力された複合カラー映像信号から、輝度信号と色信号を分離する。放送方式や非標準信号によらず、良好な2次元または3次元Y/C分離を行うことができる。